

产品型号	CPU	存储		封装	HMI和多媒体						通信和接口								计时器					IO	安全	启动	结温	包装
		RAM	FLASH		图形加速	显示接口	触摸	摄像头	图像编解码	音频	以太网	USB控制器	SDIO	UART	I ² C	CAN	SPI	ADC	PWM	EPWM	CAP	GTC	RTC					
G730BDU	RISC-V 32bit @480MHz 1.1V DSP, FPU 256KB TCM	Built-In 1MB SRAM 4MB PSRAM 8bit 位宽	Built-In 2MB Nor Flash	QFN68 , 7x7mm, 0.35mm	2D	RGB/MIPI/SPI/8080 480x480@60fps	Built-In 4线RTP	DVP&BT.656 720p@60fps	JPEG Codec 1366x768@60fps PNG Decoder 1366x768@30fps	2xDMIC&SPK, 1xI ² S, PCM/TDM	1xEMAC	1xUSB 2.0	1	8	3	1	3	7	4	10	6	1	0	57	SPI总线加密, 安全启动, 固件加密, 固件防回退, 实现AES/TDES/RSA 等加解密算法及SHA/HMAC 校准算法, 内置 256bit TRNG 产生器, SID 512bit 供自定义使用	200ms	- 20°C到85°C	盘260 包2600
G730BEU	RISC-V 32bit @480MHz 1.1V DSP, FPU 256KB TCM	Built-In 1MB SRAM	Built-In 2MB Nor Flash	QFN68 , 7x7mm, 0.35mm	2D	RGB/MIPI/SPI/8080 480x480@60fps	Built-In 4线RTP	DVP&BT.656 720p@60fps	JPEG Codec 1366x768@60fps PNG Decoder 1366x768@30fps	2xDMIC&SPK, 1xI ² S, PCM/TDM	1xEMAC	1xUSB 2.0	1	8	3	1	3	7	4	10	6	1	0	57	SPI总线加密, 安全启动, 固件加密, 固件防回退, 实现AES/TDES/RSA 等加解密算法及SHA/HMAC 校准算法, 内置 256bit TRNG 产生器, SID 512bit 供自定义使用	200ms	- 20°C到85°C	盘260 包2600
G730CES	RISC-V 32bit @480MHz 1.1V DSP, FPU 256KB TCM	Built-In 1MB SRAM	Built-In 2MB Nor Flash	QFN88 , 10x10mm, 0.4mm	2D	RGB/SPI/8080	Built-In 4线RTP	DVP&BT.656 720p@60fps	JPEG Codec 1366x768@60fps PNG Decoder 1366x768@30fps	2xDMIC&SPK, 1xI ² S, PCM/TDM	1xEMAC	1xUSB 2.0	1	8	3	1	4	14	4	12	6	1	0	77	SPI总线加密, 安全启动, 固件加密, 固件防回退, 实现AES/TDES/RSA 等加解密算法及SHA/HMAC 校准算法, 内置 256bit TRNG 产生器, SID 512bit 供自定义使用	200ms	- 40°C到105°C	盘168 包1680
G730EES	RISC-V 32bit @480MHz 1.1V DSP, FPU 256KB TCM	Built-In 1MB SRAM	Built-In 2MB Nor Flash	QFN100 , 12x12mm, 0.4mm	2D	RGB/SPI/8080	Built-In 4线RTP	DVP&BT.656 720p@60fps	JPEG Codec 1366x768@60fps PNG Decoder 1366x768@30fps	2xDMIC&SPK, 1xI ² S, PCM/TDM	1xEMAC	1xUSB 2.0	1	8	3	2	4	16	4	12	6	1	0	88	SPI总线加密, 安全启动, 固件加密, 固件防回退, 实现AES/TDES/RSA 等加解密算法及SHA/HMAC 校准算法, 内置 256bit TRNG 产生器, SID 512bit 供自定义使用	200ms	- 40°C到105°C	盘189 包1890